



## Journée CCRT 2018 – AGENDA

9:00-9:30	<b>Accueil</b>	Hall TGCC
9:30- 9:45	« Actualités CCRT » – C.Ménaché	CEA/DIF/DSSI
9:45-10:15	« Evolution des pratiques de modélisation au sein d'INGELIANCE : cas du développement d'un solveur CPU/GPU » - D.Depeyras, JB.Keck	Ingeliance
10:15-10:45	« Concilier pérennité et performance des applications » – E.Audit	Maison de la Simulation
10:45-11:15	<b>Pause</b>	
11:15-11:45	« HPC pour le concepteur à l'heure de l'exascale : vers des chaînes de calcul agiles et intégrées » - A.Parret-Freaud, R.Mercier	SAFRAN Tech
11:45-12:15	« Développement logiciel durable en CFD » – G.Staffelbach	CERFACS
12:15-14:00	<b>Déjeuner</b>	
14:00-14:30	« De stamp à ...exastamp » – L.Colombet	CEA/DIF/DPTA
14:30-15:00	« Modernisation de codes CFD à l'ONERA » - I. Mary	ONERA
15:00-15:30	<b>Pause</b>	
15:30-16:00	« Des outils pratiques pour les développeurs de codes » <ul style="list-style-type: none"> <li>• Module, selfie,pcocc... - X.Delaruelle</li> </ul>	CEA/DIF/DSSI
16:00-16:30	« Que sera le supercalculateur du futur? » – S.Houssiaux	Atos Group SVP, Directeur R&D BigData & Security